Московский государственный технический университет имени Н.Э. Баумана

Факультет «Специальное машиностроение»

Кафедра «Подводные роботы и аппараты»

Д.А. Шилкин

Расчет усилителя низкой частоты на биполярных транзисторах

Электронное учебное издание

Методические указания к домашнему заданию

по дисциплине «Электронные устройства мехатронных и робототехнических систем»

Москва

УДК 621.382

Рецензент: к.т.н., Виталий Владимирович Глазков

Шилкин Д.А.

Расчет усилителя низкой частоты на биполярных транзисторах. Электронное учебное

издание. Методические указания к домашнему заданию по дисциплине «Электронные уст-

ройства мехатронных и робототехнических систем» - М.: МГТУ имени Н.Э. Баумана, 2013.

51 c.

Издание содержит методику расчета усилителя низкой частоты на биполярных транзи-

сторах. Представлен краткий справочный материал, содержащий основные определе-

ния, иллюстрации и расчетные выражения. При изложении материала используются

эквивалентные схемы как биполярного транзистора, так и функциональных узлов. Дан

подробный пример выбора схемы и расчета усилителя по заданным исходным дан-

ным. Предлагаемая методика расчета направлена на получение усилительного каскада

со стабильными и повторяемыми характеристиками, слабо зависящими от внешних

факторов и разброса значений параметров биполярного транзистора.

Для студентов специальности «Мехатроника и робототехника»

Рекомендовано Учебно-методической комиссией НУК «Специальное машинострое-

ние» МГТУ им. Н.Э. Баумана

Шилкин Дмитрий Александрович

Расчет усилителя низкой частоты на биполярных транзисторах

Введение
1 Биполярный транзистор. Основные определения и обозначения
2 Статический режим работы биполярного транзистора
3 Рабочая точка биполярного транзистора10
4 Динамический режим работы биполярного транзистора12
4.1 Малосигнальная модель биполярного транзистора
4.2 Малосигнальные параметры биполярного транзистора14
4.3 Емкости в биполярном транзисторе
4.4 Границы применимости малосигнальной модели
4.5 Составление эквивалентных схем транзисторных каскадов
5 Схемы включения транзистора
5.1 Характеристики схемы с общим эмиттером
5.2 Установка рабочей точки схемы с общим эмиттером
5.3 Характеристики схемы с общим коллектором
5.4 Установка рабочей точки в схеме с общим коллектором
5.5 Влияние внутреннего сопротивления источника сигнала и сопротивления
нагрузки на усилительные свойства транзисторных каскадов
5.6 Принципы расчета многокаскадного усилителя
5.7 Расчет разделительных конденсаторов
5.8 Построение АЧХ усилительного каскада
6 Пример выбора схемы и расчета усилителя
7 Задание
8 Контрольные вопросы
9 Литература
Заключение
Приложение 1

Введение

Методические указания предназначены для самостоятельного освоения студентами методики выбора и расчета усилительного каскада низкой частоты по заданным исходным данным.

Основные требования, которые предъявляются к усилителям: неискаженное усиление сигнала, стабильность параметров (прежде всего коэффициента усиления) под действием внешних факторов, повторяемость при серийном производстве.

Если открыть справочник по биполярным транзисторам и посмотреть на данные, то первое что бросается в глаза, это большой разброс значений параметров (зачастую верхний и нижний предел какого-либо параметра отличаются в несколько раз). Даже два одинаковых транзистора, выполненных в едином технологическом цикле производства и расположенных рядом на одной подложке, будут иметь, может быть и незначительно, но отличающиеся параметры. Кроме того, параметры транзистора сильно зависят от температуры, протекающих токов и т.д. Это связано со свойствами полупроводниковых материалов и процессами, протекающими в них.

Следовательно, построение качественного и надежного усилителя сводится к минимизации зависимости характеристик самого усилителя от нестабильных параметров транзистора. В идеале характеристики усилителя должны зависеть только от внешних пассивных элементов.

Поэтому основная цель пособия – рассмотреть методику построения и расчета усилителя, обеспечивающую слабую зависимость характеристик усилителя от нестабильных параметров транзистора. Рассматриваемые приемы расчета могут быть полезны и при проектировании схем на транзисторах с другим назначением.

Приведенные в пособии расчетные математические модели являются приближенными, но при этом они дают высокую точность. Приближение модели основывается на том, что характерные сопротивления транзистора оказываются либо значительно меньше, либо значительно больше типичных величин пассивных сопротивлений схемы.

Для успешного освоения материала пособия читатель должен обладать базовыми знаниями по основам электротехники, по полупроводниковым материалам и протекающим в них физическим процессам, по характеристикам и принципу работы p-n перехода.

1 Биполярный транзистор. Основные определения и обозначения

Биполярный транзистор (БТ) — полупроводниковый элемент, состоящий из трех областей, образующих два встречновключенных взаимодействующих p-n перехода.

Основное назначение биполярного транзистора – усиление или переключение электрических сигналов.

В зависимости от чередования типов проводимости полупроводниковых областей различают p-n-p и n-p-n транзисторы. В дальнейшем мы будем рассматривать n-p-n транзисторы, если не будет указано иное.

Чередующиеся слои транзистора носят название: эмиттер (Э), база (Б) и коллектор (К). Условное графическое обозначение (УГО) показано на рисунке 1.

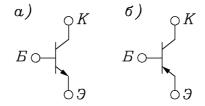


Рис. 1. УГО биполярного транзистора: (a) n-p-n, (б) p-n-p

Эмиттер (n+ или p+) — область с наибольшей степенью легирования (знак +), предназначенная для инжекции носителей (электронов в n-p-n транзисторе, дырок в p-n-p транзисторе) в базовую область. Р-n переход, прилегающий к эмиттеру, называют эмиттерным. В УГО транзистора эмиттер обозначен стрелкой, которая указывает направление протекающего через транзистор тока в активном состоянии.

База, расположенная между эмиттером и коллектором, предназначена для управления потоком носителей, инжектируемых эмиттером.

Коллектор предназначен для экстракции неосновных носителей из базы электрическим полем обратносмещенного p-n перехода. P-n переход, прилегающий к коллектору, называется коллекторным.

На рисунке 2 показаны направления протекающих токов и отсчет напряжений в активном состоянии транзистора. Индексы при записи напряжения указывают направление отсчета напряжения: например, запись $U_{\widetilde{09}}$ обозначает падение напряжения между базой и эмиттером транзистора, $U_{\mathfrak{IK}}$ - падение напряжения между эмиттером и коллектором и т.д. Как видно из рисунка 2, для создания токов в n-p-n транзисторе потенциал базы и коллектора должен быть выше потенциала эмиттера, в p-n-p транзисторе потенциал эмиттера и базы должен быть выше потенциала коллектора.

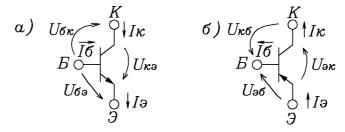


Рис. 2. Направление токов и отсчет напряжений в биполярном транзисторе:

В активном состоянии для n-p-n транзистора должны выполняться условия $U_{\vec{0}\vec{9}}{>}0;\; U_{\vec{K}\vec{9}}{>}0;\; U_{\vec{0}\vec{K}}{<}0\;.\; Для\; p\text{-n-p};\; U_{\vec{9}\vec{0}}{>}0;\; U_{\vec{8}\vec{K}}{>}0;\; U_{\vec{K}\vec{0}}{<}0\;.$

На основании рисунка 2 для n-p-n транзистора можно записать:

$$I_{3} = I_{K} + I_{6}, \qquad (1, a)$$

$$\mathbf{U}_{\mathbf{K}3} = \mathbf{U}_{\mathbf{\tilde{O}}3} - \mathbf{U}_{\mathbf{\tilde{O}}\mathbf{K}} \,. \tag{1, 6}$$

Выражение (1, а) указывает на отсутствие накопления заряда в транзисторе. Выражение (1, б) дает связь между падениями напряжения на транзисторе.

2 Статический режим работы биполярного транзистора

При статическом режиме через транзистор протекают постоянные токи и между его выводами действуют постоянные напряжения. Состояние транзистора определяется элементами схемы, в которую он включен.

В литературе статический режим работы транзистора описывается моделью Эберса-Молла [1]. Эта модель дает зависимость токов, протекающих через транзистор, от действующих на его выводах напряжений. Мы же воспользуемся упрощенной моделью, основанной на представлении p-n перехода в виде идеального ключа. При этом на ключе будет наблюдаться небольшое падение напряжения, которое слабо зависит от величины протекающего тока. Это напряжение в литературе называется напряжением открытого p-n перехода и обозначается U*. Для кремниевого p-n перехода его величина составляет 0,6...0,7 В при комнатной температуре. Возможность использования такой модели вытекает из формы вольт-амперной характеристики (ВАХ) p-n перехода (рисунок 3).

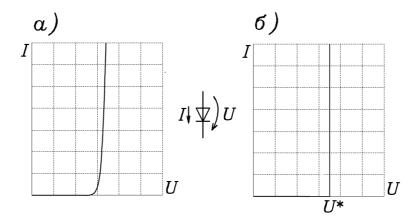


Рис. 3. ВАХ р-п перехода (а) и ее аппроксимация характеристикой ключа (б)

Рассмотрим схему, показанную на рисунке 4. Изменяя напряжение управления Uупр, поданного через резистор Rб на базу транзистора, проследим за изменениями токов и напряжений в транзисторе (рисунок 5). Схема питается напряжением Е. При этом $E\gg U^*$.

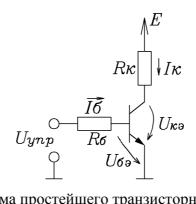


Рис. 4. Схема простейшего транзисторного каскада

Начнем рассуждение с момента, когда Uynp = 0. Работа транзистора определяется состоянием эмиттерного перехода.

Когда $U_{ynp} = 0$, то эмиттерный переход закрыт, и ток через транзистор не течет. Транзистор находится в *состоянии от сечки*. В реальности же через транзистор протекает небольшой ток утечки $I_{k>0}$, величина которого приводится в спецификации на транзистор.

Теперь начнем увеличивать управляющее напряжение. В силу того, что в этот момент ток базы очень мал, то напряжение $U_{\bar{0}9}$ будет практически повторять управляющее напряжение U_{ynp} . Это будет продолжаться до тех пор, пока напряжение $U_{\bar{0}9}$ не достигнет значения U^* . Отметим, что напряжение $U_{\bar{0}9}$ является справочным параметром. В свою очередь, в этот момент можно считать, что величина тока коллектора не изменяется и равна значению I_{k90} . Этот ток вызывает очень небольшое падение на-

пряжения на сопротивлении Rк, поэтому напряжение $U_{K\mathfrak{I}}$ практически равно напряжению питания E.

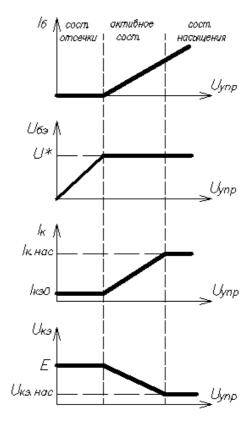


Рис. 5. Зависимость токов, протекающих через транзистор, и действующих между его выводами напряжений от Uyпр

Теперь, когда напряжение $U_{\tilde{6}9}=U^*$ и перестанет изменяться, то дальнейшее повышение управляющего напряжения вызовет рост тока базы. Это следует из второго закона Кирхгофа, записанного для цепи базы:

$$U_{y\pi p} = I_{\delta}R_{\delta} + U_{\delta 9}; U_{\delta 9} = U = \text{const},$$

откуда

$$I_{6} = \frac{U_{ynp} - U^{*}}{R_{6}}.$$
 (2)

Появление тока базы вызовет появление тока коллектора, поскольку они связаны соотношением [1]:

$$I_{k} = BI_{6}, \tag{3}$$

где B — коэффициент усиления по постоянному току. Приводится в спецификации на транзистор. Отметим, что в российских справочниках этот параметр обозначается h_{21} , в иностранных h_{FE} .

Если $B \gg 1$, то из формул (1, a) и 3 для активного состояния транзистора можно получить:

$$I_{\mathfrak{I}} = \frac{B+1}{B} I_{K} \approx I_{K}.$$

В дальнейшем, для активного состояния будем принимать $I_9 = I_K$, поскольку у современных транзисторов значение коэффициента В составляет от нескольких десятков до нескольких сотен.

Запишем второй закон Кирхгофа для коллекторной цепи:

$$E=I_{\kappa}R_{\kappa}+U_{\kappa\gamma}, \qquad (4)$$

откуда выразим с учетом (3)

$$U_{K3} = E - BI_{6}R_{K}$$
 (5, a)

или с учетом (2) получим

$$U_{K9} = E + \frac{BR_K}{R_6} U^* - \frac{BR_K}{R_6} U_{y\Pi p}.$$
 (5, 6)

Выражения (5) показывают, что с ростом управляющего напряжения и тока коллектора напряжение U_{K9} будет уменьшаться. Это соответствует *активному состоянию* транзистора.

Отметим, несмотря на то, что коллекторный переход в активном состоянии находится под отрицательным напряжением, ток через него течет. Это объясняется тем, что электроны, инжектированные эмиттером в базу, являются для базы неосновными носителями (для n-p-n транзистора), поэтому поле обратносмещенного коллекторного p-n перехода является для них ускоряющим. Это поле вытягивает электроны из базы в коллектор, что способствует протеканию тока.

Уменьшение напряжения U_{K9} приводит к тому, что напряжение $U_{\delta K}$ начинает расти (в соответствии с 1, б). Потенциальный барьер коллекторного перехода при этом уменьшается и в конечном итоге коллекторный переход открывается, а напряжение $U_{\delta K}$ становится положительным и равным напряжению открытого p-n перехода. Этот момент соответствует переходу транзистора в *состояние насыщения*.

Теперь напряжения на переходах транзистора приблизительно равны: $U_{\text{бк}} \approx U_{\text{б9}}$, откуда $U_{\text{K9}} \approx 0$. Точного равенства нулю не будет, поскольку значения напряжения открытого перехода для эмиттерного и коллекторного переходов немного различаются из-за различной степени легирования примесями областей коллектора и эмиттера.

Напряжение U_{K9} , определяемое выражением (1,6) при открытом коллекторном переходе, называется *напряжением насыщения транзистора* и обозначается $(U_{K9})_{\text{Hac}}$. Значение напряжения насыщения приводится в справочнике. Тогда в соответствии с выражением (4):

$$(I_{k})_{\text{Hac}} = \frac{E - (U_{K3})_{\text{Hac}}}{R_{K}}.$$
 (6)

Дальнейшее увеличение $U_{y n p}$ вызывает лишь рост тока базы. Отметим, что режим насыщения характеризуется минимальной рассеиваемой мощностью на транзисторе. Поэтому при использовании транзистора в качестве ключа в открытом состоянии его стараются перевести в режим насыщения.

3 Рабочая точка биполярного транзистора

Одно из назначений биполярного транзистора – усиление переменных сигналов. Как видно из рисунка 5, работа транзистора с переменными сигналами возможна только в активном состоянии. При этом параметры транзистора определяются рабочей точкой, а управление транзистором осуществляется переменными сигналами в окрестности этой точки.

Рабочая мочка — это совокупность значений постоянных напряжений U_{K9}^A , U_{69}^A и постоянных токов I_K^A , I_6^A , определяемых конфигурацией схемы, в которую включен транзистор. Верхний индекс A указывает, что это параметры рабочей точки. Знания этих четырех параметров достаточно, поскольку ток эмиттера и напряжение $U_{6\kappa}$ вычисляются по выражениям (1).

Пример 1.

Вычислить рабочую точку схемы, показанной на рисунке 6. $U^*=0,67~B$, B=100. Напряжение питания схемы E=12~B.

Решение.

Отметим, что на рисунке 6 номиналы сопротивлений записаны так, как это принято в радиотехнической литературе. Для упрощения отсутствует единица измерения (Ом), то есть запись 2к обозначает номинал 2 кОм, запись 100 означает номинал 100 Ом и т.п. При расчетах будем пользоваться представлением p-n перехода в качестве ключа, как описано выше в пункте 2.

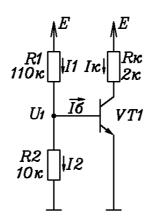


Рис. 6. Схема к примеру 1

Сначала определим, открыт эмиттерный переход или нет. Запишем 2-й закон Кирхгофа для сопротивлений, включенных в цепи базы:

$$E=I_1R_1+I_2R_2$$
.

Сначала предположим, что эмиттерный переход закрыт. Тогда примем, что $I_{\overline{0}}\!=\!0\,,\, \text{откуда}\,\,I_{\overline{1}}\!=\!I_{\overline{2}}\,.\, \text{Откуда находим:}$

$$U_1 = I_2 R_2 = \frac{R_2}{R_1 + R_2} E = \frac{10 \,\text{kOm}}{110 \,\text{kOm} + 10 \,\text{kOm}} \cdot 12 \,\text{B} = 1 \,\text{B}.$$

Полученное значение больше заданного в условии задачи напряжения U*. Следовательно, эмиттерный переход открыт и ранее сделанное предположение неверно. Учтем, что на открытом эмиттерном переходе падает напряжение U*, тогда можем описать схему с помощью законов Кирхгофа.

Опишем цепь базы:

1-й закон Кирхгофа: $I_1 = I_6 + I_2$;

2-й закон Кирхгофа: $E=I_1R_1+I_2R_2$; $I_2R_2=U^*$.

Из записанных уравнений определим:

$$I_2 = \frac{U^*}{R_2} = \frac{0.67 \,\mathrm{B}}{10 \,\mathrm{kOm}} = 67 \,\mathrm{mkA}; \ I_1 = \frac{\mathrm{E-U^*}}{R_1} = 103 \,\mathrm{mkA}; \ I_6 = I_1 - I_2 = 36 \,\mathrm{mkA} \ .$$

Далее воспользуемся формулой (3), которая связывает ток базы с током коллектора. Откуда вычислим ток коллектора: $I_k = BI_{\vec{0}} = 100 \cdot 36 \, \text{mkA} = 3,6 \, \text{mA}$.

2-й закон Кирхгофа для цепи коллектора: E=I_KR_K+U_{K9} , откуда вычислим $~U_{K9}$ =E-I_KR_K=12B-3,6 мA \cdot 2 кОм=4,8 В .

Итак, мы вычислили рабочую точку транзистора:

$$U_{K3}^{A} = 4.8 \,\mathrm{B}, \ U_{\widetilde{6}3}^{A} = 0.67 \,\mathrm{B}, \ I_{\widetilde{6}}^{A} = 36 \,\mathrm{mkA}, \ I_{K}^{A} = 3.6 \,\mathrm{mA}.$$

4 Динамический режим работы биполярного транзистора

В динамическом режиме транзистор работает с переменными токами и напряжениями в окрестности рабочей точки. В данном случае статическая модель расчета неприменима, и на практике пользуются специальными малосигнальными моделями – эквивалентными схемами.

4.1 Малосигнальная модель биполярного транзистора

Допустим, что совместно с постоянными составляющими токов и напряжений действуют переменные составляющие. Тогда в общем виде можно записать:

$$U=U^{A} + \Delta U$$

$$I=I^{A} + \Delta I$$
(7)

Здесь U^{A} , I^{A} – постоянные составляющие напряжений и токов (рабочая точка транзистора);

 $\Delta U, \Delta I$ — переменные составляющие напряжений и токов, много меньше постоянных. В литературе часто называются *малыми приращениями*.

Постоянные и переменные составляющие анализируются отдельно. При анализе постоянных составляющих применяется модель Эберса-Молла. При анализе переменных составляющих модель Эберса-Молла теряет смысл, поскольку связь между малыми приращениями определяется не самими функциями, а их производными. Поэтому для анализа переменных составляющих пользуются специальными малосигнальными моделями – эквивалентными схемами.

В соответствии с моделью Эберса-Молла [1] в общем виде можно записать:

$$I_{\mathbf{k}} = f(\mathbf{U}_{69}, \mathbf{U}_{K9})$$

$$I_{6} = f(\mathbf{U}_{69}, \mathbf{U}_{K9})$$
(8)

В соответствии с (8) малые приращения напряжений будут вызывать малые приращения токов. Тогда систему (8) можно записать в виде:

$$\Delta I_{\vec{6}} = I_{\vec{6}} (U_{\vec{6}9}^{A} + \Delta U_{\vec{6}9}, U_{\vec{K}9}^{A} + \Delta U_{\vec{K}9}) - I_{\vec{6}}^{A}$$

$$\Delta I_{\vec{K}} = I_{\vec{K}} (U_{\vec{6}9}^{A} + \Delta U_{\vec{6}9}, U_{\vec{K}9}^{A} + \Delta U_{\vec{K}9}) - I_{\vec{K}}^{A}$$
(9)

Далее разложим функции (9) в ряд Тейлора в окрестности рабочей точки и ограничим ряд линейными слагаемыми, тогда получим:

$$\Delta I_{\delta} = \frac{\partial I_{\delta}}{\partial U_{\delta 9}} \Big|_{A} \Delta U_{\delta 9} + \frac{\partial I_{\delta}}{\partial U_{K 9}} \Big|_{A} \Delta U_{K 9}$$

$$\Delta I_{K} = \frac{\partial I_{K}}{\partial U_{\delta 9}} \Big|_{A} \Delta U_{\delta 9} + \frac{\partial I_{K}}{\partial U_{K 9}} \Big|_{A} \Delta U_{K 9}$$
(10)

Ограничившись линейными слагаемыми ряда, мы произвели линеаризацию функции в окрестности рабочей точки. Рисунок 7 поясняет линеаризацию, где для наглядности показана зависимость тока базы только от напряжения $U_{\tilde{0}\tilde{2}}$.

Отобразим область рабочей точки в увеличенном виде. Как известно, полный ряд Тейлора точно описывает функцию, а его линейные слагаемые (первая производная) – касательную к функции в точке разложения в ряд. Пусть появилось малое приращение $\Delta U_{\tilde{0}\mathfrak{I}}$, которое вызовет приращение тока базы $\Delta I_{\tilde{0}}$. При малых изменениях напряжения $U_{\tilde{0}\mathfrak{I}}$ в окрестности рабочей точки можно считать, что касательная совпадает с самой функцией, тогда $I_{\tilde{0}}^{A}+\Delta I_{\tilde{0}}\approx I_{\tilde{0},\mathrm{ЛИH}}$. Тем самым, оставив только линейные слагаемые, мы, по сути, заменили нелинейную функцию линейной.

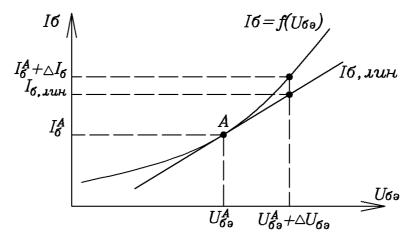


Рис. 7. Пояснение к линеаризации

Значения частных производных в формулах (10) в рабочей точке называют *ма- посигнальными параметрами* биполярного транзистора.

Пользуясь специальными обозначениями, запишем уравнения (10) в виде:

$$\Delta I_{\delta} = \frac{1}{r_{\delta 9}} \Delta U_{\delta 9} + S_{r} \Delta U_{K9}$$

$$\Delta I_{K} = S \Delta U_{\delta 9} + \frac{1}{r_{K9}} \Delta U_{K9}$$
(11)

Выражения (11) называются малосигнальной моделью биполярного транзистора. Выражения (11) – это, по сути, 1-й закон Кирхгофа для некоторого узла. Тогда по

этой системе мы можем построить электрическую схему (рисунок 8). Чтобы отличить от параметров рабочей точки, в литературе принято малые приращения токов и напряжений обозначать строчными буквами $\Delta I=i; \Delta U=u$. В дальнейшем мы будем придерживаться именно таких обозначений.

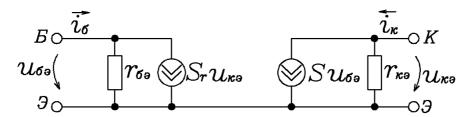


Рис. 8. Эквивалентная схема биполярного транзистора для динамического режима

Данная схема пригодна для расчета транзисторных каскадов в динамическом режиме на низких частотах (до $10~\mbox{к}\Gamma\mbox{ц}$). Поэтому эту схему также называют низкочастотной эквивалентной схемой $\mbox{Б}T$.

Преимущества линеаризации очевидны: вместо громоздких выражений мы получили линейную электрическую схему, которую можно описать и рассчитать с помощью законов Кирхгофа.

4.2 Малосигнальные параметры биполярного транзистора

Разберем подробнее малосигнальные параметры.

Дифференциальный коэффициент усиления по току.

Поскольку в режиме малых сигналов используются приращения токов, то несколько изменяется суть коэффициента усиления по току.

По определению дифференциальный коэффициент усиления по току:

$$\beta = \frac{\mathrm{dI}_{K}}{\mathrm{dI}_{\delta}} \bigg|_{U_{K,2} = \mathrm{const}} . \tag{12}$$

Преобразуем выражение (12) с помощью (3):

$$\beta = \frac{dI_{K}}{d(\frac{I_{K}}{B(I_{K})})} = \frac{B^{2}dI_{K}}{dI_{K}B - I_{K}dB} = \frac{B}{1 - \frac{I_{K}}{B}\frac{dB}{dI_{K}}}.$$
 (13)

Рисунок 9 показывает зависимость между коэффициентами B и β . Равенство между B и β наступает при $\frac{dB}{dI_K}$ =0 , то есть в точке, где B достигает своего максимума.

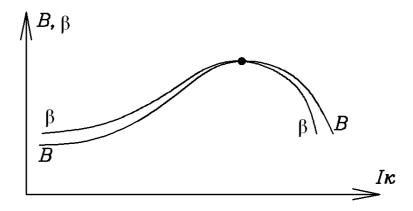


Рис. 9. Типовая зависимость между коэффициентами В и В

В дальнейшем при расчетах нужно будет знать значение β . В справочниках это значение, как правило, не приводится. Тогда на практике берут β =В. Так можно поступить, поскольку, как видно из рисунка 9, диапазон значений β не выходит за диапазон значений β .

Крутизна.

Крутизна S описывает изменение тока коллектора при изменении напряжения $U_{\widetilde{0}\mathfrak{I}}$ в рабочей точке. По определению:

$$S = \frac{\partial I_{K}}{\partial U_{\tilde{0}9}} \bigg|_{A}. \tag{14}$$

Приведем расчетную формулу для S, применяющуюся на практике [1]:

$$S = \frac{I_K^A}{\varphi_T}.$$
 (15)

 $arphi_{
m T}$ — температурный потенциал. При комнатной температуре составляет 25 мВ. При другой температуре можно вычислить по формуле:

$$\varphi_{\mathrm{T}} = \frac{k\mathrm{T}}{\mathrm{q}},\tag{16}$$

здесь k – постоянная Больцмана, q – элементарный заряд.

Входное сопротивление.

Входное сопротивление $r_{\tilde{O}9}$ показывает зависимость отклонения напряжения $U_{\tilde{O}9}$ от изменения тока базы в рабочей точке. По определению:

$$r_{\tilde{O}9} = \frac{\partial U_{\tilde{O}9}}{\partial I_{\tilde{O}}} \bigg|_{A} = \frac{\partial U_{\tilde{O}9}}{\partial I_{K}} \bigg|_{A} \cdot \frac{\partial I_{K}}{\partial I_{\tilde{O}}} \bigg|_{A} = \frac{\beta}{S}.$$
 (17)

Обратная крутизна.

Обратная крутизна S_r представляет зависимость изменения тока базы от изменения напряжения $U_{K\mathfrak{I}}$. По определению:

$$S_{r} = \frac{\partial I_{\delta}}{\partial U_{K3}} \bigg|_{A}. \tag{18}$$

Обратная крутизна является пренебрежимо малой величиной (типовые значения $10^{-3}\dots 10^{-5}$). При расчетах обратной крутизной обычно пренебрегают.

Выходное сопротивление.

Выходное сопротивление r_{K3} описывает зависимость изменения напряжения U_{K3} от изменения тока коллектора. По определению:

$$r_{K9} = \frac{\partial U_{K9}}{\partial I_K} \bigg|_{A} . \tag{19}$$

Обычно r_{K3} составляет несколько десятков кОм.

4.3 Емкости в биполярном транзисторе

Как и в случае с обычным диодом, переходы транзистора обладают барьерной и диффузионной емкостью. Принципы их определения и поведение аналогичны емкостям диода. Поэтому в общем случае рассматривают две емкости (они же приводятся и в справочниках).

– Емкость коллекторного перехода:

$$C_{K} = C_{K} + C_{K}, \qquad (20)$$

которая, в общем случае, складывается из барьерной и диффузионной емкостей коллекторного перехода.

– Емкость эмиттерного перехода:

$$C_{3} = C_{53} + C_{13},$$
 (21)

которая в общем случае складывается из барьерной и диффузионной емкостей эмиттерного перехода.

Учет емкостей позволяет получить высокочастотную эквивалентную схему биполярного транзистора (рисунок 10). Поскольку при расчетах обратной крутизной пренебрегают, то соответствующий источник тока из эквивалентной схемы убран.

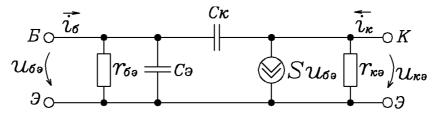


Рис. 10. Высокочастотная эквивалентная схема БТ

Высокочастотная эквивалентная схема БТ позволяет анализировать транзисторные каскады во всем диапазоне частот.

4.4 Границы применимости малосигнальной модели

Обсуждая малосигнальную модель, уместно задаться вопросом, насколько при данном режиме могут быть велики управляющие сигналы в рабочей точке. Универсального ответа на этот вопрос не существует. С математической точки зрения эквивалентная схема применима только в случае бесконечно малых приращений токов и напряжений. На практике все определяют возникающие в случае сигналов конечной амплитуды нелинейные искажения, которые не должны выходить за пределы, указанные для конкретного применения. Такие предельные значения часто задают в виде максимально допустимого коэффициента нелинейных искажений [1]:

$$k = \frac{u_{69}}{4\varphi_{\Gamma}}.$$
 (22)

Например, если задано k=5%, то максимально допустимая амплитуда напряжения $u_{\vec{0}\vec{9}}$ будет 5 мВ. Как мы увидим ниже, расчетное выражение для коэффициента нелинейных искажений зависит от конфигурации схемы, в которую включен транзистор.

Как известно, внесение нелинейных искажений приводит к появлению в полезном сигнале паразитных составляющих с частотами, кратными основной частоте. Чем больше искажения, соответственно тем больше будет амплитуда паразитных составляющих.

Приведем типовые значения коэффициента нелинейных искажений и соответствующие этим значениям формы сигнала на выходе нелинейной схемы (при гармоническом входном сигнале): 0 % — синусоида; 3 % — форма, близкая к синусоидальной; 5 % — форма, приближенная к синусоидальной (отклонения формы уже заметны на глаз); до 21 % — сигнал трапецеидальной или ступенчатой формы; 43 % — сигнал прямоугольной формы.

4.5 Составление эквивалентных схем транзисторных каскадов

По эквивалентной схеме можно вычислить характеристики каскада: входное и выходное сопротивление, коэффициент усиления и др. Составление эквивалентной схемы рассмотрим на конкретном примере.

Пример 2.

Для схемы, показанной на рисунке, составить эквивалентную схему.

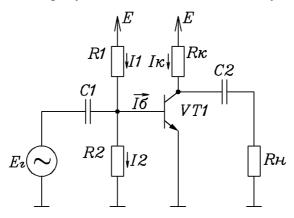


Рис. 11. Схема к примеру 2

Конденсаторы С1 и С2 предназначены для развязки по постоянному току транзистора и его обвязки от источника сигнала и нагрузки, поэтому они называются разделительными. Это необходимо, чтобы источник сигнала и нагрузка не влияли на рабочую точку транзистора. Номиналы С1 и С2 выбираются таким образом, чтобы они не оказывали влияния на проходящий переменный сигнал. Расчет номиналов разделительных конденсаторов будет показан ниже (см п.5.7). Поэтому разделительные конденсаторы исключаются из эквивалентной схемы (или, как говорят, «закорачиваются»).

Запишем 2-ой закон Кирхгофа для цепи базы транзистора:

$$E=I_1R_1+I_2R_2; I_2R_2=U_{69}.$$

Чтобы перейти к эквивалентной схеме, нужно величины токов и напряжений заменить малыми приращениями (дифференциалами). Для этого продифференцируем предыдущие выражения:

$$dE = dI_1R_1 + dI_2R_2$$
; $dI_2R_2 = dU_{69}$.

Поскольку напряжение питания схемы E есть величина постоянная, то dE=0 . Последняя запись означает, что источник постоянного напряжения в эквивалентной схеме также «закорачивается».

Перепишем в терминах малых приращений:

$$i_1R_1 = -i_2R_2$$
; $i_2R_2 = u_{69}$.

Знак минус в формуле показывает, что если ток I_1 увеличивается, то ток I_2 будет уменьшаться. При этом видно, что в эквивалентной схеме сопротивления R_1 и R_2 будут включены параллельно.

Запишем 2-ой закон Кирхгофа для цепи коллектора транзистора:

$$E=I_KR_K+U_{K3}$$
.

Откуда $i_K R_K = -u_{K9}$. Знак минус показывает, что если ток коллектора растет, то напряжение U_{K9} будет уменьшаться. Следовательно, сопротивление R_K в эквивалентной схеме будет подключено между выводами коллектора и эмиттера транзистора.

Учитывая вышеизложенные рассуждения и выводы, добавив на вход схемы источник переменного напряжения, получим эквивалентную схему каскада (рисунок 12). При построении эквивалентной схемы за основу берем уже полученную ранее низкочастотную эквивалентную схему биполярного транзистора, а затем добавляем в нее внешние элементы.

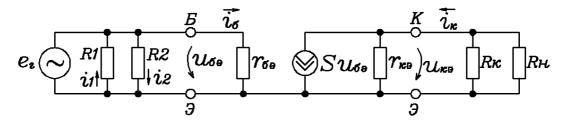


Рис. 12. Составленная эквивалентная схема

Эквивалентная схема позволяет анализировать транзисторный каскад только по переменным токам и напряжениям. При этом рабочая точка в явном виде удаляется из схемы. Связь с рабочей точкой заложена в малосигнальных параметрах транзистора.

5 Схемы включения транзистора

В зависимости от того, какой электрод транзистора является общим для входного и выходного сигналов, различают три схемы включения транзистора: с общей базой (ОБ), общим эмиттером (ОЭ) и общим коллектором (ОК). На рисунке 13 показаны простейшие каскалы.

В электронике принято определять три характеристики каскада: коэффициент усиления холостого хода A, входное сопротивление r_{BX} и выходное сопротивление r_{BMX} (рисунок 14). Зная эти три параметра, транзисторный каскад можно заменить

«черным ящиком». Такое представление облегчает расчет схем, состоящих из нескольких каскадов.

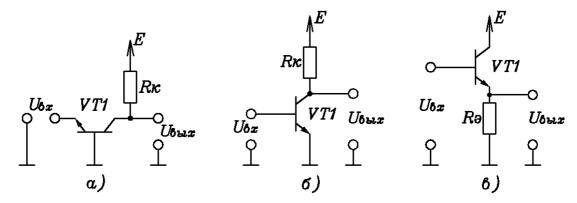


Рис. 13. Включение транзистора:

По определению, *коэффициент усиления холостого хода* — это отношение напряжения на выходе каскада к напряжению на его входе при отсутствии нагрузки на выходе и идеальном источнике сигнала (с нулевым внутренним сопротивлением). Или в соответствии с рисунком 14:

$$A = \frac{u_{B \cup X.XX}}{u_{BX}}.$$

Входное сопромивление каскада показывает изменение напряжения на входе каскада при изменении входного тока. Или

$$r_{BX} = \frac{u_{BX}}{i_{RX}}$$
.

Выходное сопротивление каскада показывает изменение напряжения на выходе каскада при изменении тока нагрузки. Или

$$r_{
m BbIX} = rac{u_{
m BbIX}}{i_{
m H}}$$
 .
$$A = rac{u_{
m bbix}.xx}{u_{
m bx}}$$
 $i_{
m H}$ $e_{
m 2}$ $u_{
m bx}$ $v_{
m$

Рис. 14. Характеристики каскада

Теперь, в случае многокаскадного усилителя, предыдущий каскад будет служить источником сигнала (со своим внутренним сопротивлением) для следующего каскада. А входное сопротивление следующего каскада будет нагрузкой для предыдущего.

5.1 Характеристики схемы с общим эмиттером

Основное практическое назначение схемы с общим эмиттером – усиление переменных сигналов.

На рисунке 15 показана наиболее часто применяемая на практике схема с общим эмиттером. Здесь резисторы R1 и R2 предназначены для установки рабочей точки, сопротивление R3 реализует отрицательную обратную связь по току [1], сопротивление Rк является нагрузочным.

Введение отрицательной обратной связи по току является вынужденной мерой. Во-первых, известно, что параметры транзистора имеют сильный технологический разброс, во-вторых, их значения сильно зависят от температуры и от параметров рабочей точки (обычно в справочниках дается зависимость от величины постоянного тока коллектора). Помимо этого, выражение (22) для коэффициента нелинейных искажений получено применительно к схеме с общим эмиттером без обратной связи. Как можно заметить из (22), сигналы даже с очень небольшой амплитудой будут усиливаться уже с сильными нелинейными искажениями.

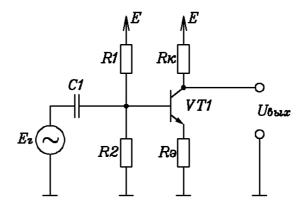


Рис. 15. Применяемая на практике схема с общим эмиттером

Следовательно, назначение обратной связи — уменьшить до приемлемых величин влияние на усилительный каскад разброса параметров транзистора, снизить температурную зависимость усилительного каскада (в первую очередь коэффициента усиления), а также сделать характеристики усилительного каскада более линейными.

Расчетные выражения для параметров A, r_{BX} и r_{BMX} схемы с общим эмиттером представлены ниже [1]:

$$A = \frac{SR_K}{1 + SR_2}, \qquad (23, a)$$

$$r_{BX} = R1 ||R2|| (r_{69} + (\beta + 1)R_{9}),$$
 (23, 6)

$$r_{BLIX} = R_K$$
. (23, B)

Знак минус в формуле (23, а) показывает, что каскад инвертирует входной сигнал. Выражение (23, б) есть упрощенная запись параллельного соединения трех сопротивлений: R1, R2 и r_{53} +(β +1)R $_{3}$.

Приведем расчетную формулу для коэффициента нелинейных искажений [1]:

$$k = \frac{e_{\Gamma}}{4\varphi_{\Gamma}(1 + SR_{9})^{2}} . \tag{24}$$

Сравнивая выражения (24) и (22) видим, что линейность схемы существенно повысилась.

5.2 Установка рабочей точки схемы с общим эмиттером

На практике применяется метод установки рабочей точки схемы с общим эмиттером, который называется эмиттерной стабилизацией. Рассмотрим схему, показанную на рисунке 16 (для простоты источник сигнала не показан).

Суть эмиттерной стабилизации заключается в том, чтобы сделать потенциал базы не зависящим от нестабильного тока базы. Для этого в цепь базы включается резистивный делитель напряжения, при этом ток через резисторы выбирается в несколько раз больше (обычно в 10 и более раз) максимально возможного в заданных условиях тока базы. Тогда можно записать $I_1 = I_2 \gg I_6$ и вычислить потенциал базы по известной формуле идеального резистивного делителя:

$$U_{6} = \frac{R2}{R1 + R2} E.$$

$$R1 = \frac{R}{R1 + R2} E.$$

$$R1 = \frac{R}{R} = \frac{R}{R}$$

Рис. 16. Установка рабочей точки в схеме с ОЭ

Затем запишем 2-ой закон Кирхгофа для цепи базы:

$$U_{\delta} = U_{\delta \vartheta} + I_{\vartheta} R_{\vartheta}$$

откуда получаем выражение для расчета тока коллектора (поскольку $I_{3} \approx I_{K}$):

$$I_{K} = \frac{U_{\delta}^{-U} \delta_{3}}{R_{3}}.$$
 (25)

Теперь дрейф тока коллектора будет зависеть главным образом от изменения напряжения $U_{\overline{09}}$. Напомним, что напряжение $U_{\overline{09}}$ уменьшается на 2 мВ при росте температуры на один градус. Соответственно, из выражения (25) видно, что чем больше сопротивление $R_{\overline{9}}$, тем стабильнее будет ток коллектора.

Установка рабочей точки для схемы с общим эмиттером описывается в примере 4 (пункт 6).

5.3 Характеристики схемы с общим коллектором

Применяемая на практике схема с общим коллектором показана на рисунке 17. Здесь резистор R1 предназначен для установки рабочей точки, выходной сигнал снимается с эмиттера транзистора.

Основное применение схемы с общим коллектором – это согласование источника сигнала и нагрузки. Как мы увидим дальше, схема с общим коллектором не обладает усилением, но имеет высокое входное сопротивление и очень низкое выходное. Как эти свойства применяются на практике, будет понятно из дальнейшего изложения.

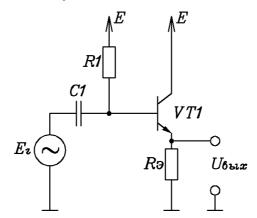


Рис. 17. Схема с общим коллектором

Расчетные выражения для параметров A, r_{BX} и r_{BMX} схемы с общим коллектором представлены ниже [1]:

$$A = \frac{SR_3}{1 + SR_3},\tag{26, a}$$

$$r_{BX} = R1 \| (r_{\tilde{0}9} + (\beta + 1)R_{\tilde{9}}),$$
 (26, $\tilde{0}$)

$$r_{\text{BMX}} = \frac{1}{S} . \tag{26, B}$$

Как видно из выражения (26, а) при любых условиях A<1. На практике параметры каскада выбирают таким образом, чтобы выполнялось условие $SR_3\gg 1$. Тогда при расчетах можно принять A=1.

Если номинал резистора $R_{\mathfrak{Z}}$ выбрать несколько кОм, то вместе с большим коэффициентом β можно получить входное сопротивление каскада величиной несколько сотен кОм.

Как видно из выражения (26, в) схема с общим коллектором имеет достаточно малое выходное сопротивление, на практике можно получить несколько десятков Ом.

Приведем расчетную формулу для коэффициента нелинейных искажений [1]:

$$k = \frac{e_{\Gamma}}{4\varphi_{\Gamma}(1 + SR_{9})^{2}}$$
 (27)

Как видим, она совпадает с выражением (24).

5.4 Установка рабочей точки в схеме с общим коллектором

Установку рабочей точки рассмотрим на конкретном примере.

Пример 3.

На вход схемы с общим коллектором (рисунок 18) подан сигнал, максимальная амплитуда которого составляет u_{BX} =1 В. Требуется обеспечить величину коэффициента нелинейных искажений не более 0,1%. Используется транзистор 2Т312В [4]. Напряжение питания схемы E=12 В.

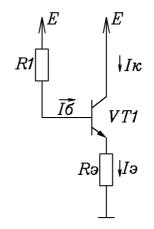


Рис. 18. Схема с общим коллектором к примеру 3

Решение.

Воспользуемся выражением (27):
$$k = \frac{u_{\rm BX}}{4 \varphi_{\rm T} (1 + {\rm SR}_3)^2}$$
.

Из него выразим с помощью (15)
$$I_{3}R_{3} \ge \varphi_{T} \left(\sqrt{\frac{u_{BX}}{4\varphi_{T}k}} - 1 \right) = 2,5 \ B$$
 .

Важным условием работы схемы является отсутствие ситуации, когда транзистор заходит в состояние насыщения или отсечки.

Условие отсутствия насыщения найдем из второго закона Кирхгофа, записанного для цепи коллектора:

$$U_{K9} = E - I_9 R_9 - u_{BX} \ge U_{K9.Hac}$$
.

Из справочника для транзистора 2Т312В находим, что максимально возможное значение $U_{\kappa 3. \text{Hac}}$ составляет 0,8 В. Тогда получим следующее условие:

$$I_{2}R_{2} \le E - u_{RX} - U_{K2 \text{ HaC}} = 12 - 1 - 0.8 = 10.2 \text{ B}.$$

Условие отсутствия отсечки можно сформулировать следующим образом:

$$I_{\mathbf{a}}R_{\mathbf{a}}-u_{\mathbf{BX}}>0$$
.

Действительно, при правильно установленной рабочей точке потенциал базы равен $U_6=I_3R_3+U_{69}$. По приходу положительной полуволны сигнала потенциал базы растет, следовательно, транзистор закрыться не может. По приходу отрицательной полуволны потенциал базы будет уменьшаться и достигнет минимального значения $U_6=I_3R_9+U^*-u_{BX}$. Чтобы транзистор гарантированно был открыт, необходимо, чтобы $U_6\geq U^*$. Откуда следует вышеуказанное условие.

Следовательно, $I_{3}R_{3}>u_{BX}=1$ В.

Поскольку ранее получили, что $I_9R_9 \ge 2.5~B$, то имеем двустороннее ограничение на потенциал эмиттера:

$$2.5 \text{ B} \le I_3 R_3 \le 10.2 \text{ B}$$
 (*)

Также важным условием является то, что ток коллектора в рабочей точке должен быть по своей величине много больше обратного тока коллектора. Из справочника находим, что обратный ток коллектора для транзистора КТ312В не более 10 мкА. Тогда ток коллектора в рабочей точке зададим в 100 раз больше максимального обратного тока коллектора. Следовательно, $I_{\rm K} \ge 1$ мА . Как мы уже делали раньше, примем $I_{\rm B} = I_{\rm K}$.

Теперь запишем 2-ой закон Кирхгофа для цепи базы:

$$E=I_{\delta}R1+U_{\delta \vartheta}+I_{\vartheta}R_{\vartheta}$$
,

и воспользуемся выражением (3):

$$E=I_{3}(R_{3}+\frac{R1}{B})+U_{63}$$

откуда

$$I_{9} = \frac{E - U_{\tilde{0}9}}{R_{9} + \frac{R1}{R}}.$$

Выразим:

$$R_{3} + \frac{R1}{B} = \frac{E - U_{69}}{I_{3}}$$
.

Из справочника находим, что максимально возможное напряжение $U_{\widetilde{09}}$ составляет 1,1 В. Поскольку $I_9 \ge 1$ мА , то получаем еще одно ограничение:

$$R_3 + \frac{R1}{B} \le \frac{12-1,1 \text{ B}}{1 \text{ MA}} = 10,9 \text{ kOm} .$$
 (**)

Зададимся целью выбрать номиналы резисторов Rэ и R1 таким образом, чтобы в заданных условиях достичь максимально возможного входного сопротивления схемы. Для этого воспользуемся формулой (26, б):

$$r_{BX} = R1 || (r_{\delta 9} + (\beta + 1)R_{9}) .$$

Проведем преобразования:

$$r_{BX} = R1 \| (r_{\tilde{0}\tilde{9}} + (\beta + 1)R_{\tilde{9}}) = R1 \| (\frac{\beta}{S} + (\beta + 1)R_{\tilde{9}}) \approx R1 \| \beta (\frac{1}{S} + R_{\tilde{9}}) \| \approx R1 \| \beta R_{\tilde{9}}$$

При преобразованиях мы учли, что $\beta\gg1$ и $R_{9}\gg\frac{1}{S}$. Последние допущения справедливы, так как для транзистора КТ312B в справочнике находим, что B=50..250, ограничение (**) дает для сопротивления R_{9} порядок кОм, тогда как порядок отношения $\frac{1}{S}$ составляет десятки Ом. Примем, что $\beta\approx B$ (см. пункт 4.2), тогда получим:

$$r_{BX} \approx \frac{R1 \cdot BR_{9}}{R1 + BR_{9}}.$$

Из условия (**) выразим R1:

$$R1 = (10,9 \text{ кОм-R}_{3}) \cdot B$$
.

Тогда

$$r_{BX} = \frac{B(10.9 \text{ kOm-R}_{3})R_{3}}{10.9 \text{ kOm}}.$$

Теперь нужно найти номинал резистора $R_{\mathfrak{I}}$, при котором функция r_{BX} имеет максимальное значение. Возьмем производную по $R_{\mathfrak{I}}$:

$$_{BX}' = \frac{B}{10.9 \text{ кОм}} (10.9 \text{ кОм-} 2R_{9}).$$

Приравниваем значение производной к нулю и находим, что экстремум функции $r_{BX} \ \, \text{будет при } R_9 = \frac{10.9 \ \, \text{кОм}}{2} = 5.45 \ \, \text{кОм} \, .$

Берем вторую производную: $r''_{BX} = -\frac{2 \text{ B}}{10.9 \text{ кOm}}$. Поскольку вторая производная меньше нуля, то имеем локальный максимум.

Из ряда E24 (см. Приложение 1) выбираем ближайший номинал R_9 =5,1 кОм . Берем номинал чуть меньше расчетного, чтобы выполнялось условие (**).

Тогда из условия (**) находим:
$$\frac{R1}{B} \le 10,9 \text{ кОм-R}_{9} = 5,8 \text{ кОм}$$
.

Для выполнения последнего неравенства вычисляем номинал R1 при минимальном значении B=50:

$$R1=5.8 \text{ kOm} \cdot 50=290 \text{ kOm}$$
.

Из ряда E24 выбираем ближайший номинал R1=270 кОм. Нужно выбрать номинал меньше расчетного, чтобы выполнялось вышеуказанное условие.

Теперь осталось рассчитать параметры каскада.

Вычислим ток эмиттера. Для напряжения $U_{\tilde{09}}$ возьмем типовое значение 0,7 В, потому что в справочнике приведено максимальное значение для насыщения транзистора.

При B = 50:
$$I_9 = \frac{\text{E-U}_{69}}{\text{R}_9 + \frac{\text{R1}}{\text{B}}} = \frac{12\text{-}0.7}{5.6 \text{ кOм} + \frac{270 \text{ кOм}}{50}} = \frac{11.3}{11 \text{ кOм}} = 1.03 \text{ мA}.$$

При B = 250:
$$I_9 = \frac{\text{E-U}_{\vec{0}\vec{9}}}{\text{R}_9 + \frac{\text{R1}}{\text{B}}} = \frac{12\text{-}0.7}{5.6 \text{ кOM} + \frac{270 \text{ кOM}}{250}} = \frac{11.3}{6.7 \text{ кOM}} = 1.68 \text{ мA}.$$

Вычислим коэффициент усиления по напряжению холостого хода.

При $I_{3}=1,03 \text{ мA}$:

$$A = \frac{SR_9}{1 + SR_9} = \frac{I_9R_9}{\varphi_T + I_9R_9} = \frac{1,03\,\text{mA} \cdot 5,6\,\text{kOm}}{0,025\,\text{B} + 1,03\,\text{mA} \cdot 5,6\,\text{kOm}} = \frac{5,768}{5,793} = 0,996 \,.$$

 $I_{3}=1,68 \text{ MA}$:

$$\mathrm{A} = \frac{\mathrm{SR}_{9}}{1 + \mathrm{SR}_{9}} = \frac{\mathrm{I}_{9} \mathrm{R}_{9}}{\varphi_{\mathrm{T}} + \mathrm{I}_{9} \mathrm{R}_{9}} = \frac{1,68 \, \mathrm{mA} \cdot 5,6 \, \mathrm{kOm}}{0,025 \, \mathrm{B} + 1,68 \, \mathrm{mA} \cdot 5,6 \, \mathrm{kOm}} = \frac{9,408}{9,433} = 0,997 \, .$$

Результат вычислений записан с такой точностью, чтобы показать, что, вопервых, A очень близко к 1, во-вторых, практически не зависит от разброса величины тока эмиттера. В дальнейшем такая точность не требуется и можно принять A = 1.

Вычислим входное сопротивление схемы:

При B = 50:

$$r_{BX} \approx \frac{R1 \cdot BR_{9}}{R1 + BR_{9}} = \frac{270 \, \text{kOm} \cdot 50 \cdot 5,6 \, \text{kOm}}{270 \, \text{kOm} + 50 \cdot 5,6 \, \text{kOm}} = \frac{75600}{550} \, \text{kOm} = 137 \, \text{kOm} \, .$$

При B = 250:

$$r_{BX} \approx \frac{R1 \cdot BR_{9}}{R1 + BR_{9}} = \frac{270 \, \kappa \text{OM} \cdot 250 \cdot 5,6 \, \kappa \text{OM}}{270 \, \kappa \text{OM} + 250 \cdot 5,6 \, \kappa \text{OM}} = \frac{378000}{1670} \, \kappa \text{OM} = 226 \, \kappa \text{OM} \; .$$

Как видим, входное сопротивление схемы имеет большой разброс, вызванный разбросом значений коэффициента В.

Вычислим выходное сопротивление схемы.

При $I_{3}=1,03 \text{ мA}$:

$$r_{BLIX} = \frac{1}{S} = \frac{\varphi_T}{I_K} = \frac{0,025 \,B}{1,03 \,MA} = \frac{25}{1,03} \,O_M = 24,3 \,O_M.$$

 $I_{3}=1,68 \text{ MA}$:

$$r_{Bbix} = \frac{\varphi_T}{I_K} = \frac{0,025 \,B}{1,68 \,MA} = \frac{25}{1,68} \,O_M = 14,9 \,O_M.$$

Как видим, выходное сопротивление очень маленькое.

Итак, ответ по выполненному расчету: A = 1, входное сопротивление схемы не менее 137 кОм, выходное сопротивление схемы не более 24,3 Ом.

5.5 Влияние внутреннего сопротивления источника сигнала и сопротивления нагрузки на усилительные свойства транзисторных каскадов

До сих пор мы рассматривали каскады, подключенные к идеальному источнику напряжения (напомним, что у идеального источника напряжения внутреннее сопротив-

ление равно нулю), и при отсутствии нагрузки на выходе. Такой режим в электронике называется холостым ходом.

Теперь допустим, что к транзисторному каскаду с известными параметрами A, r_{BX} и r_{BbIX} через разделительные конденсаторы подключены источник сигнала с внутренним сопротивлением R_{Γ} и резистивная нагрузка R_{H} (рисунок 19). Разделительные конденсаторы на рисунке не показаны, поскольку здесь, по сути, представлена малосигнальная эквивалентная схема, следовательно, как мы уже говорили выше, эти конденсаторы «закорачиваются».

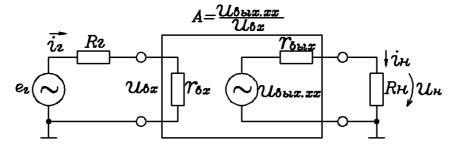


Рис. 19. Транзисторный каскад в виде «черного ящика»

Зададимся целью определить, как напряжение, падающее на нагрузке, будет зависеть от напряжения источника сигнала. Для этого вводится коэффициент усиления по напряжению K_{u} .

Коэффициент усиления по напряжению – это отношение амплитуды сигнала, выделяемого на нагрузке, к амплитуде сигнала источника напряжения с конечным внутренним сопротивлением. Или в математическом виде:

$$K_{\rm u} = \frac{u_{\rm H}}{e_{\rm \Gamma}} \,. \tag{28}$$

Запишем для входной цепи:

$$e_{\Gamma} = i_{\Gamma}(R_{\Gamma} + r_{BX}); u_{BX} = i_{\Gamma}r_{BX},$$

откуда

$$e_{\Gamma} = \frac{R_{\Gamma} + r_{BX}}{r_{BX}} u_{BX}. \tag{29}$$

Запишем для выходной цепи:

$$u_{BbIX.XX} = i_H(R_H + r_{BbIX}); \ u_H = i_H R_H,$$

откуда

$$u_{\rm H} = \frac{R_{\rm H}}{R_{\rm H} + r_{\rm BbIX}} u_{\rm BbIX.XX} \,. \tag{30}$$

Подставив (29) и (30) в (28), а также учтя, что по определению $A = \frac{u_{\text{Вых.xx}}}{u_{\text{BX}}}$,

получим:

$$K_{u} = \frac{r_{BX}}{R_{\Gamma} + r_{BX}} A \frac{R_{H}}{R_{H} + r_{BbIX}}$$
 (31)

Из последнего выражения можно сделать ряд важных и интересных выводов.

Мы видим, что коэффициент усиления по напряжению зависит от внутреннего сопротивления источника сигнала и сопротивления нагрузки. На практике часто эти величины неизвестны или имеют существенный разброс. Следовательно, нестабильным будет и коэффициент усиления. Поэтому при проектировании усилительного каскада указанную зависимость стараются снижать. Для этого необходимо, чтобы $r_{BX}\gg R_{\Gamma}$ и $r_{Bbix}\ll R_{H}$. Тогда при соблюдении вышеуказанных условий можно считать, что $K_{II}=A$.

Иными словами, мы пришли к определению того, что качественный усилитель должен обладать как можно большим входным и как можно меньшим выходным сопротивлениями. Указанному критерию соответствует схема с общим коллектором, но она не усиливает напряжение ($A \approx 1$). Поэтому на практике проектируют усилитель, состоящий из несколько последовательно включенных каскадов (рисунок 20).

Обратим внимание на немаловажный факт. Как известно, схема с общим эмиттером инвертирует входной сигнал (см. п. 5.1). В случае гармонических сигналов это эквивалентно задержке на половину периода колебаний. Если же усиливаемый сигнал имеет сложную несимметричную форму, то при инверсии мы получим на выходе совсем другой сигнал. В этом случае необходимо использовать в усилительном каскаде четное число схем с общим эмиттером.

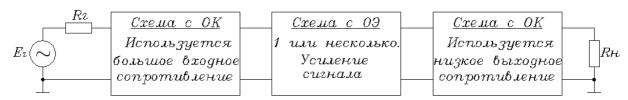


Рис. 20. Многокаскадный усилитель

Отметим, что схема с общей базой в усилительных каскадах применяется редко из-за очень маленького входного сопротивления.

5.6 Принципы расчета многокаскадного усилителя

Зная входное и выходное сопротивление каскада, а также коэффициент усиления по напряжению холостого хода, каждый каскад можно заменить своеобразным «черным ящиком», который характеризуется вышеуказанными параметрами. Тогда последовательное соединение нескольких каскадов в этом случае будет иметь вид, показанный на рисунке 21.

При этом немаловажно отметить, что при таком представлении, характеристики каждого каскада выбираются и рассчитываются независимо от других каскадов. Также, например, для изменения параметров всей усилительной схемы можно изменять параметры одного или нескольких каскадов независимо друг от друга, что значительно уменьшает объем требующихся расчетов.

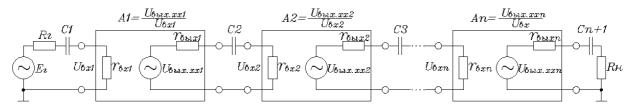


Рис. 21. Последовательное соединение каскадов

Можно получить выражение для расчета коэффициента усиления по напряжению в общем виде для п последовательно соединенных каскадов [1]:

$$K_{u} = \frac{r_{BX1}}{R_{\Gamma} + r_{BX1}} \cdot \frac{R_{H}}{R_{H} + r_{BbIX.n}} \cdot \prod_{i=1}^{n} A_{i} \cdot \prod_{i=1}^{n-1} \frac{r_{BX.i+1}}{r_{BbIX.i} + r_{BX.i+1}}.$$
 (32)

В [1] показано, что в случае многокаскадного усилителя значение коэффициента нелинейных искажений есть сумма коэффициентов нелинейных искажений каждого из каскадов. То есть

$$K = K_1 + K_2 + ... + K_n$$
 (33)

5.7 Расчет разделительных конденсаторов

Рассмотрим межкаскадные соединения, показанные на рисунке 21. По своей структуре они одинаковы, поэтому выделим соединение источника сигнала с первым каскадом, а для остальных заимствуем полученный результат.

Выделенная цепочка показана на рисунке 22. Она представляет собой стандартную RC-цепочку, которая является фильтром верхних частот. Она хорошо пропускает высокие частоты и плохо – низкие. Известно, что разделительные конденсаторы выби-

раются таким образом, чтобы не влиять на переменный сигнал. Поэтому для их расчета нужно вычислить амплитудно-частотную характеристику (АЧХ) цепочки.

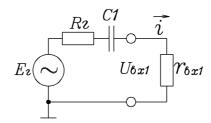


Рис. 22. – Схема для расчета разделительных емкостей

Запишем передаточную характеристику схемы:

$$K(j\omega) = \frac{U_{BX1}(j\omega)}{E_{\Gamma}(j\omega)}$$
.

Выберем опорный ток i, тогда

$$\begin{split} &U_{BX1}(j\omega) = i \cdot r_{BX1}; \\ &E_{\Gamma}(j\omega) = i \cdot (R_{\Gamma} + r_{BX1} + \frac{1}{j\omega C1}). \end{split}$$

Откуда

$$K(j\omega) = \frac{r_{BX1}}{R_{\Gamma} + r_{BX1}} \cdot \frac{1}{1 + \frac{1}{j\omega C1(R_{\Gamma} + r_{BX1})}}.$$

Обозначим
$$K_0 = \frac{r_{BX1}}{R_{\Gamma} + r_{BX1}}$$
.

Тогда модуль передаточной характеристики даст АЧХ схемы. Представленная на рисунке 22 схема называется фильтром верхних частот [2, 3]. Качественный вид АЧХ фильтра верхних частот показан на рисунке 23.

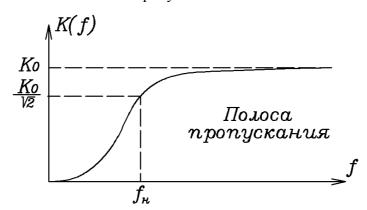


Рис. 23. Качественный вид АЧХ фильтра верхних частот

Полоса пропускания такой схемы будет лежать в пределах от $f_{\mathcal{H}}$ до бесконостью строжностью пропусму приография и предела в пределах от $f_{\mathcal{H}}$ до бескототу спектра усиливаемого сигнала. Напомним, что $f = \frac{\omega}{2\pi}$.

В теории фильтров полосу пропускания схемы принято считать от уровня $\frac{K_0}{\sqrt{2}}$ (или 3 дБ). Тогда

$$\frac{K_0}{\sqrt{2}} = \frac{K_0}{\sqrt{1 + \frac{1}{\left[\omega C1(R_{\Gamma} + r_{BX1})\right]^2}}},$$

откуда

$$C1 = \frac{1}{\omega(R_{\Gamma} + r_{BX1})} = \frac{1}{2\pi f_{H}(R_{\Gamma} + r_{BX1})}.$$
 (34)

Формулу (34) легко применить для расчета остальных разделительных конденсаторов. На практике для снижения искажений рассчитанные значения увеличивают минимум в 2..3 раза.

5.8 Построение АЧХ усилительного каскада

Для схемы с общим эмиттером *без обратной связи* АЧХ каскада находится из передаточной функции каскада [1]:

$$K_{\mathbf{u}}(j\omega) = \frac{K_{\mathbf{u}0}}{1 + j\omega T},\tag{35}$$

где

$$K_{u0} = \frac{r_{BX}}{r_{BX} + R_{\Gamma}} \cdot SR_k \cdot \frac{R_H}{R_H + R_k};$$

$$T = (C_9 + C_k \cdot [1 + S(R_k \| R_H)]) \cdot (r_{BX} \| R_{\Gamma}).$$

Здесь Сэ и Ск – емкость эмиттерного и коллекторного переходов соответственно, их значения берутся из спецификации на транзистор.

Проведем преобразование:

$$T = (C_9 + C_k \cdot [1 + \left| K_{u0} \right| \cdot \left(1 + \frac{R_{\Gamma}}{r_{RY}} \right)]) \cdot \frac{R_{\Gamma} \cdot r_{BX}}{R_{\Gamma} + r_{RY}}.$$

Если $r_{BX} \gg R_{\Gamma}$, то формула для T запишется в виде:

$$T=(C_3+C_k\cdot[1+\left|K_{u0}\right|])\cdot R_{\Gamma}.$$

В литературе вводится понятие емкости Миллера $\,{\rm C}_{\rm M}\,.$

$$C_{\mathbf{M}} = C_{\mathbf{k}} \cdot (1 + \left| K_{\mathbf{u}0} \right|)$$

Емкость Миллера показывает, что емкость коллекторного перехода влияет на частотную характеристику каскада в $1+\left|K_{u0}\right|$ раз сильнее, чем емкость эмиттерного перехода. Это явление в литературе называется эффектом Миллера.

По определению АЧХ есть модуль передаточной функции. Тогда

$$K_{\mathbf{u}}(\omega) = \left| K_{\mathbf{u}}(j\omega) \right| = \frac{K_{\mathbf{u}0}}{\sqrt{1 + (\omega T)^2}} . \tag{36}$$

Формула (36) представляет собой АЧХ фильтра нижних частот [2]. Качественный вид АЧХ фильтра нижних частот (ФНЧ) показан на рисунке 24.

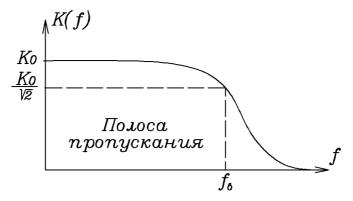


Рис. 24. Качественный вид АЧХ фильтра нижних частот

Чтобы получить АЧХ каскада схемы с общим эмиттером *с обратной связью* в выражение (35) нужно подставить:

- вместо S нужно подставить $S' = \frac{S}{1 + SR_3}$;
- вместо Сэ нужно подставить $C_{9}' = \frac{C_{9}}{1 + SR_{9}}$.

Для схемы с общим коллектором AЧX каскада находится из передаточной функции [1]:

$$K_{\mathbf{u}}(j\omega) = \frac{1}{1 + i\omega T},\tag{37}$$

где

$$T=R_{\Gamma}\cdot (C_{k}+\frac{C_{3}}{SR_{3}\|R_{H}}).$$

Тогда

$$K_{\mathbf{u}}(\omega) = \left| K_{\mathbf{u}}(j\omega) \right| = \frac{1}{\sqrt{1 + (\omega T)^2}}.$$
 (38)

Полоса пропускания схемы определяется так: на графике АЧХ определяется точка, в которой коэффициент усиления по напряжению $K_{\mathbf{u}}(\omega)$ уменьшается в $\sqrt{2}$ раз (или на 3 дБ) по отношению к $K_{\mathbf{u}}(0)$. Этот же расчет можно выполнить и в аналитической форме. Отметим, что $K_{\mathbf{u}}(0) = K_{\mathbf{u}0}$. Затем вычисляется верхняя граничная частота по формуле: $f_{\mathbf{B}} = \frac{\omega_{\mathbf{B}}}{2\pi}$. Диапазон частот (0 ... $f_{\mathbf{g}}$) и будет полосой пропускания. В случае многокаскадного усилителя определяются верхние частоты для всех каскадов, а результирующая полоса определяется по минимальному значению из этих частот.

6 Пример выбора схемы и расчета усилителя

Рассмотрим пример выбора схемы и расчета усилителя.

Пример 4.

Сигнал с максимальной амплитудой 10 мВ и нижней частотой 25 Γ ц от источника сигнала с внутренним сопротивлением не более 10 кОм необходимо усилить до амплитуды 300 мВ и подать на нагрузку сопротивлением не менее 10 кОм. Обеспечить коэффициент нелинейных искажений не более 1%. В схеме используется транзистор 2Т312В. Напряжение питания схемы 12В. Схема должна работать в диапазоне температур -40 ... + $80\,^{0}$ C.

Решение.

Выбор схемы усиления.

В условии задачи ничего не сказано о форме усиливаемого сигнала. Поэтому, чтобы избежать инверсии сигнала, будем использовать двухкаскадный усилитель на основе схемы с общим эмиттером (рисунок 25).

При расчетах пренебрежем изменением сопротивлений резисторов под действием температуры. Будем считать, что используются резисторы с малым ТКС (< 100 ppm) и допуском на номинал 1% (см. Приложение 1). Тогда конечный разброс номиналов сопротивлений не превысит 2% в заданном диапазоне рабочих температур. Это ниже погрешности применяемых расчетных формул.

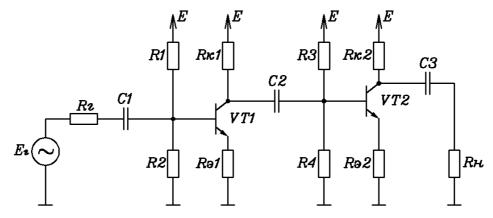


Рис. 25. Двухкаскадный усилитель

По выражению (32) запишем формулу для расчета коэффициента усиления:

$$K_{u} = \frac{r_{BX1}}{R_{\Gamma} + r_{BX1}} \cdot \frac{R_{H}}{R_{H} + r_{Bbix2}} \cdot A1 \cdot A2 \cdot \frac{r_{BX2}}{r_{Bbix1} + r_{Bx2}}.$$
 (*)

Как видим, коэффициент усиления зависит от множества величин, большинство из которых неизвестно. Для удобства выберем оба усилительных каскада одинаковыми. Тогда R1=R3; R2=R4; $R_{\kappa1}$ = $R_{\kappa2}$ = R_{κ} ; $R_{\ni1}$ = $R_{\ni2}$ = R_{\ni} .

Запишем формулу (23, а) в виде:

$$A = \frac{SR_K}{1 + SR_{\mathfrak{I}}} = \frac{I_K R_K}{\varphi_T + I_K R_{\mathfrak{I}}}.$$

Произведение $I_K R_3$ есть, по сути, падение напряжения на резисторе R_3 . Попробуем это падение напряжения задать таким образом, чтобы значение A не зависело от тока коллектора. Для этого нужно обеспечить выполнение условия $I_K R_3 \gg \varphi_T$. Для практического выполнения этого условия берут $I_K R_3 \geq 10 \varphi_T$.

Выберем
$$I_K R_{\Im} \ge 20 \varphi_T \ge 0.5 \, \mathrm{B}$$
 . Тогда $A \approx -\frac{R_K}{R_{\Im}}$.

Теперь определимся с током коллектора в рабочей точке. Он должен быть во много раз больше обратного тока коллектора. Из справочника находим, что максимальное значение обратного тока коллектора составляет 10 мкА. Тогда выберем ток коллектора в рабочей точке $I_K \ge 1$ мА . Отсюда из ряда E24 выбираем сопротивление $R_3 = 510$ Ом .

Установка рабочей точки.

Воспользуемся описанным выше методом эмиттерной стабилизации. Для правильной установки рабочей точки нужно знать зависимость напряжения $U_{\mbox{\sc 69}}$ от темпе-

ратуры. В справочнике нет данных на этот счет, поэтому примем при 25 0 C $U_{\tilde{6}9}$ =0,7 В . Известно, что напряжение $U_{\tilde{6}9}$ уменьшается на 2 мВ при росте температуры на один градус. Тогда

при t = -40
0
C: $U_{63} = 0.7 B + (-40-25) \cdot (-2) MB = 0.83 B$;

при t = + 80
0
C: $U_{\vec{0}9}$ =0,7 B+(80-25)·(-2) мВ=0,59 В .

Отсюда выбираем потенциал базы:

$$U_{6} \ge I_{3}R_{3} + U_{63 \text{ max}} = 1 \text{ MA} \cdot 510 \text{ OM} + 0.83 \text{ B} = 1.34 \text{ B}.$$

При вычислении потенциала базы нужно брать максимальное значение напряжения $U_{\widetilde{09}}$, чтобы обеспечить выбранный ток коллектора во всем диапазоне рабочих температур.

Для расчета резистивного делителя цепи базы вычислим ток базы при известном токе коллектора. Из справочника находим, что для транзистора 2Т312В коэффициент усиления по постоянному току B=50...250. Максимально возможный ток базы будет при B=50: $I_{\overline{0}}=\frac{I_K}{B}=\frac{1\text{MA}}{50}=20\text{MKA}$. Тогда в соответствии с принципом эмиттерной стабилизации выбираем ток через делитель много больше тока базы. Выберем ток через делитель I=0,5 мА.

Тогда R2=
$$\frac{\mathrm{U}_{6}}{\mathrm{I}} = \frac{1,34\,\mathrm{B}}{0.5\,\mathrm{MA}} = 2,68\,\mathrm{кOM}$$
.

Из ряда E24 берем ближайший номинал R2 = 2,7 кОм.

Запишем 2-ой закон Кирхгофа для делителя: E=I(R1+R2). Откуда

$$R1 = \frac{E}{I} - R2 = 24 \text{ kOm} - 2.7 \text{ kOm} = 21.3 \text{ kOm}.$$

Из ряда E24 берем ближайший номинал R1 = 20 кОм. Выбираем номинал меньше расчетного, чтобы обеспечить заданный потенциал базы.

Вычисляем получившийся потенциал базы по формуле идеального резистивного делителя. Это нужно сделать, поскольку мы округлили номиналы резисторов.

$$U_{6} = E \frac{R2}{R1 + R2} = 12 B \cdot \frac{2,7}{20 + 2,7} = 1,43 B.$$

Получившееся значение удовлетворяет заданным условиям.

Теперь вычислим получившийся дрейф тока коллектора. Для этого воспользуемся формулой (24):

при t = - 40
0
C: $I_{K} = \frac{U_{\vec{6}}^{-U}_{\vec{6}3}}{R_{3}} = \frac{1,43-0,83}{0,51}$ мA= $\frac{0,6}{0,51}$ =1,18 мA;

при t = + 80
0
C: $I_{K} = \frac{U_{\vec{0}} - U_{\vec{0}\vec{9}}}{R_{\vec{9}}} = \frac{1,43 - 0,59}{0,51}$ мA= $\frac{0,84}{0,51}$ =1,65 мA .

Как видим, дрейф тока коллектора незначительный.

Оценим получившийся коэффициент нелинейных искажений. Для этого воспользуемся выражением

$$k = \frac{U_{BX}}{4\varphi_{T}(1+SR_{3})^{2}} = \frac{U_{BX} \cdot \varphi_{T}}{4(\varphi_{T}+I_{K}R_{3})^{2}}.$$

Поскольку определить амплитуду сигнала на входе второго каскада достаточно трудно, то для оценки воспользуемся заданной амплитудой сигнала для нагрузки. Тогда

$$k = \frac{300 \,\text{MB} \cdot 25 \,\text{MB}}{4(25 \,\text{MB} + 1,18 \,\text{MA} \cdot 510 \,\text{OM})^2} = 0,0048.$$

Или k = 0,48%. Поскольку мы взяли максимальную амплитуду, то на практике коэффициент нелинейных искажений будет в несколько раз меньше. Для первого усилительного каскада коэффициент нелинейных искажений будет в 30 раз меньше. Таким образом, условие задачи выполняется.

Расчет усиления.

Оценим входное сопротивление каскадов. Воспользуемся выражением (23, б):

$$r_{BX} = R1 \| R2 \| (r_{69} + (\beta + 1)R_9) \approx R1 \| R2 \| BR_9.$$

При B = 50:
$$r_{BX} = 2.7 ||20||25.5 \text{ кОм} = 2.2 \text{ кОм}$$
.

При B =250:
$$r_{BX} = 2.7 \|20\|127.5 \text{ кОм} = 2.4 \text{ кОм}$$
.

Как видим, входное сопротивление схемы очень маленькое. При этом слабо зависит от коэффициента усиления по постоянному току. Обычно на практике входное сопротивление принимают равным сопротивлению резистора R2. Примем $r_{\rm BX}$ = 2,7 кОм .

Запишем 2-ой закон Кирхгофа для цепи коллектора:

$$E=I_K(R_K+R_3)+U_{K3}$$
.

Для отсутствия насыщения транзистора $U_{K9} \ge U_{K9.Hac}$. Из справочника для транзистора 2Т312В находим, что максимальное значение $U_{K9.Hac} = 0.8$ В. Также учтем максимальную амплитуду сигнала. Тогда

$$U_{K3} = E - I_K (R_K + R_3) - U_{c.max} \ge U_{K3.Hac}$$

откуда

$$I_{K}(R_{K}+R_{3}) \le E-U_{C,max}-U_{K3,HaC}=12-0,3-0,8=10,9 \text{ B}$$

или

$$I_{K}R_{9}(\frac{R_{K}}{R_{9}}+1) \le 10.9 \text{ B}.$$

Используя максимальное значение тока коллектора в рабочей точке, рассчитанное выше, мы сможем найти максимально возможное для данных условий отношение $\frac{R_K}{R_9}$. При этом для данных условий мы сможем по выражению (*) определить максимальный коэффициент усиления. Если получившийся коэффициент усиления больше требуемого по условию задачи, то мы уменьшим сопротивление R_K в нужное число раз. Тогда

$$\max\left(\frac{R_K}{R_9}\right) = \frac{10.9 \text{ B}}{1.65 \text{ mA} \cdot 0.51 \text{ kOm}} - 1 = 12.$$

Отсюда $R_K = 12R_3 = 12 \cdot 0,51$ кОм=6,12 кОм.

Из ряда Е24 выбираем ближайший номинал 5,6 кОм. Нужно выбрать меньше расчетного значения, чтобы выполнялись полученные выше условия.

Преобразуем выражение (*) к виду:

$$K_{u} = \frac{r_{BX1}}{R_{\Gamma} + r_{BX1}} \cdot \frac{R_{H}}{R_{H} + r_{BIX2}} \cdot \left(\frac{R_{K}}{R_{9}}\right)^{2} \cdot \frac{r_{BX2}}{r_{BIX1} + r_{BX2}}$$

Теперь у нас есть все данные для расчета коэффициента усиления:

$$r_{\text{BX}1} = r_{\text{BX}2} = 2,7$$
 кОм; $r_{\text{BЫХ}1} = r_{\text{BЫХ}2} = R_{\text{K}} = 5,6$ кОм.

$$K_u = \frac{2,7}{10+2,7} \cdot \frac{10}{10+5,6} \cdot \left(\frac{5,6}{0,51}\right)^2 \cdot \frac{2,7}{5,6+2,7} = 0,21 \cdot 0,64 \cdot 120,57 \cdot 0,33 = 5,35$$
.

Оценим полученный результат. Такое низкое усиление получилось из-за маленького входного сопротивления каскада. На практике рекомендуется добавить на вход и выход усилителя схему с общим коллектором (см. пункт 5.5).

Добавим в каскад схему, рассчитанную в примере 3. Получим усилительный каскад, показанный на рисунке 26. Обе добавленные схемы имеют коэффициент нелинейных искажений меньше 0,1%. Следовательно, суммарный коэффициент нелинейных искажений будет меньше 1%.

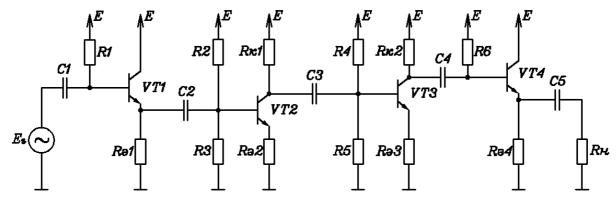


Рис. 26. Усилительный каскад с добавленными на вход и выход схемами с общим коллектором

Имеем новые характеристики усилителя:

$$r_{BX1} = r_{BX4} = 137 \text{ кОм; } r_{BЫX1} = r_{BЫX4} = 24,3 \text{ Ом;}$$
 $r_{BX2} = r_{BX3} = 2,7 \text{ кОм; } r_{BЫX2} = r_{BЫX3} = R_K = 5,6 \text{ кОм.}$

Здесь мы берем наихудшие параметры схемы с общим коллектором, поскольку важно обеспечить выполнение неравенств (**) при наихудшем случае (см. ниже).

По выражению (32) запишем формулу для расчета коэффициента усиления по напряжению:

$$K_{u} = \frac{r_{BX1}}{R_{\Gamma} + r_{BX1}} \cdot \frac{R_{H}}{R_{H} + r_{Bbix4}} \cdot \left(\frac{R_{K}}{R_{9}}\right)^{2} \cdot \frac{r_{BX2}}{r_{Bbix1} + r_{Bx2}} \cdot \frac{r_{BX3}}{r_{Bbix2} + r_{Bx3}} \cdot \frac{r_{Bx4}}{r_{Bbix3} + r_{Bx4}}.$$

При сравнении данных видим, что выполняются условия (на практике считается, что условия справедливы, если отношение входящих в него величин составляет 10 и более раз):

тогда коэффициент усиления можно вычислить по формуле:

$$K_{u} = \left(\frac{R_{K}}{R_{9}}\right)^{2} \cdot \frac{r_{BX3}}{r_{BMX2} + r_{BX3}}$$

Как видим, коэффициент усиления зависит практически только от внешних пассивных элементов (напомним, что $r_{Bbix2}=R_K$, $r_{Bx3}=R_5$). Следовательно, его значение практически не зависит ни от температуры, ни от параметров применяемого транзистора (мы добились цели, поставленной в начале методических указаний). Откуда

$$K_{u} = \left(\frac{5.6}{0.51}\right)^{2} \cdot \frac{2.7}{5.6 + 2.7} = 120,57 \cdot 0,33 = 39.8.$$

Изменим номинал R_{κ} :

$$R_{K} = 5,6 \, \text{кОм} \cdot \sqrt{\frac{K_{\text{u.3аданное}}}{K_{\text{u.рассчитанное}}}} = 5,6 \, \text{кОм} \cdot \sqrt{\frac{30}{39,8}} = 4,86 \, \text{кОм} .$$

Из ряда Е24 выбираем ближайший номинал 5,1 кОм.

Итак, мы вычислили все номиналы сопротивлений в схеме:

$$R_{91} = R_{94} = R_{K1} = R_{K2} = 5,1 \text{ kOm}; R_{92} = R_{93} = 510 \text{ Om}.$$

Расчет разделительных емкостей.

Для расчета разделительных емкостей воспользуемся выражением (34).

$$\begin{split} &C1 = \frac{1}{2\pi f_{\rm H}(R_{\Gamma} + r_{_{\rm BX}1})} = \frac{1}{2\cdot 3,14\cdot 25\cdot (10\, {\rm kOM} + 137\, {\rm kOm})} = 0,04\, {\rm mk\Phi}\;;\\ &C2 = \frac{1}{2\pi f_{\rm H}(r_{_{\rm BMX}1} + r_{_{\rm BX}2})} = \frac{1}{2\cdot 3,14\cdot 25\cdot (25\, {\rm OM} + 2,7\, {\rm kOm})} = 2,4\, {\rm mk\Phi}\;;\\ &C3 = \frac{1}{2\pi f_{\rm H}(r_{_{\rm BMX}2} + r_{_{\rm BX}3})} = \frac{1}{2\cdot 3,14\cdot 25\cdot (5,1\, {\rm kOM} + 2,7\, {\rm kOm})} = 0,81\, {\rm mk\Phi}\;;\\ &C4 = \frac{1}{2\pi f_{\rm H}(r_{_{\rm BMX}3} + r_{_{\rm BX}4})} = \frac{1}{2\cdot 3,14\cdot 25\cdot (2,7\, {\rm kOM} + 137\, {\rm kOm})} = 0,04\, {\rm mk\Phi}\;;\\ &C5 = \frac{1}{2\pi f_{\rm H}(r_{_{\rm BMX}3} + r_{_{\rm BX}4})} = \frac{1}{2\cdot 3,14\cdot 25\cdot (25\, {\rm OM} + 10\, {\rm kOm})} = 0,64\, {\rm mk\Phi}\;. \end{split}$$

На практике рассчитанные значения рекомендуется увеличить в несколько раз. Тогда из ряда E24 выберем следующие номиналы:

$$C1 = C4 = 0,1$$
 мк Φ ; $C2 = 10$ мк Φ ; $C3 = C5 = 2$ мк Φ .

Вычисление полосы пропускания усилителя.

Найдем аналитические выражения для вычисления полосы пропускания. Получившаяся усилительная схема имеет два каскада с общим эмиттером и два каскада с общим коллектором.

Из справочника берем значения: $C_9 = 20 \text{ п}\Phi$; $C_K = 5 \text{ п}\Phi$.

Вычислим АЧХ каскадов с общим эмиттером. Для этого воспользуемся выражением (36).

2-й каскад.

Передаточная функция каскада:

$$K_{u2}(\omega) = |K_{u2}(j\omega)| = \frac{K_{u02}}{\sqrt{1 + (\omega T_2)^2}}.$$

Запишем выражение для $K_{u02}^{}$ и T2:

$$K_{u02} = -\frac{r_{BX2}}{r_{BX2} + r_{BbiX1}} \cdot \frac{SR_k}{1 + SR_3} \cdot \frac{r_{BX3}}{r_{BX3} + r_{BbiX2}};$$

$$T2 = (\frac{C_3}{1 + SR_3} + C_k \cdot [1 + \left| K_{u02} \right| \cdot \left(1 + \frac{r_{BbiX1}}{r_{BX2}} \right)]) \cdot \frac{r_{BbiX1} \cdot r_{BX2}}{r_{BbiX1} + r_{BX2}}.$$

Поскольку выполняются условия $SR_9 \gg 1$ и $r_{BX2} \gg r_{Bыx1}$, то последние выражения можно упростить:

$$\begin{split} K_{u02} &= -\frac{R_k}{R_3} \cdot \frac{r_{BX3}}{r_{BX3} + r_{BbIX2}} = -\frac{5.1 \text{ kOm}}{0.51 \text{ kOm}} \cdot \frac{2.7 \text{ kOm}}{2.7 \text{ kOm} + 5.1 \text{ kOm}} = -3.5 \ ; \\ T2 &= C_k \cdot (1 + \left| K_{u02} \right|) \cdot r_{BbIX1} = 5 \cdot 10^{-12} \cdot 4.5 \cdot 24 = 0.54 \cdot 10^{-9} \ \text{c}. \end{split}$$

Тогда, согласно теории, чтобы найти верхнюю частоту, нужно найти точку, в которой AЧX уменьшится в $\sqrt{2}$ раз. Т.е, $K_{u2}(\omega_{\text{B}}) = \frac{K_{u02}}{\sqrt{2}}$.

Откуда получаем верхнюю частоту для второго каскада

$$f_{B2} = \frac{\omega_{B2}}{2\pi} = \frac{1}{2\pi T^2} = \frac{1}{6.28 \cdot 0.54 \cdot 10^{-9}} = 295 \text{ M} \Gamma \text{ µ}.$$

3-й каскад.

Передаточная функция каскада:

$$K_{u3}(\omega) = |K_{u3}(j\omega)| = \frac{K_{u03}}{\sqrt{1 + (\omega T_3)^2}}.$$

Запишем выражение для K_{u03} и T3:

$$K_{u03} = -\frac{r_{BX3}}{r_{BX3} + r_{BbiX2}} \cdot \frac{SR_k}{1 + SR_3} \cdot \frac{r_{BX4}}{r_{BX4} + r_{BbiX3}};$$

$$T3 = (\frac{C_3}{1 + SR_3} + C_k \cdot [1 + \left| K_{u03} \right| \cdot \left(1 + \frac{r_{BbiX2}}{r_{BX3}} \right)]) \cdot \frac{r_{BbiX2} \cdot r_{BX3}}{r_{BbiX2} + r_{BX3}}.$$

Поскольку выполняются условия $SR_9 \gg 1$ и $r_{BX4} \gg r_{Bbix3}$, то последние выражения можно упростить:

$$K_{u02} = -\frac{R_k}{R_3} \cdot \frac{r_{BX3}}{r_{BX3} + r_{BbiX2}} = -\frac{5.1 \text{ kOm}}{0.51 \text{ kOm}} \cdot \frac{2.7 \text{ kOm}}{2.7 \text{ kOm} + 5.1 \text{ kOm}} = -3.5;$$

$$T3 = (C_{k} \cdot [1 + \left| K_{u03} \right| \cdot \left(1 + \frac{r_{BblX2}}{r_{BX3}} \right)]) \cdot \frac{r_{BblX2} \cdot r_{BX3}}{r_{BblX2} + r_{BX3}}.$$

Откуда вычислим Т3:

T3=
$$(5\cdot10^{-12}\cdot[1+3,5\cdot(1+\frac{5,1\text{kOM}}{2.7\text{kOM}})])\cdot\frac{5,1\text{kOM}\cdot2,7\text{kOM}}{5,1\text{kOM}+2,7\text{kOM}}=10^{-7}\text{ c.}$$

По аналогии со вторым каскадом вычисляем верхнюю частоту для третьего каскада:

$$f_{B3} = \frac{\omega_{B3}}{2\pi} = \frac{1}{2\pi T_3} = \frac{1}{6.28 \cdot 10^{-7}} = 1.6 \text{ M}\Gamma\text{u}.$$

Вычислим АЧХ каскадов с общим коллектором. Для этого воспользуемся выражением (37).

1-й каскад.

Передаточная функция каскада:

$$K_{u1}(\omega) = |K_u(j\omega)| = \frac{1}{\sqrt{1 + (\omega T_1)^2}},$$

где

$$T1 = R_{\Gamma} \cdot \left(C_{k} + C_{9} \cdot \frac{R_{91} + r_{BX2}}{S \cdot R_{91} \cdot r_{BX2}} \right).$$

Для вычисления Т1 нам нужно знать крутизну S. Нужные данные возьмем из примера 3. Нам нужно знать минимально возможную полосу пропускания каскада, следовательно, нужно взять минимальный ток коллектора (чтобы второе слагаемое было максимальным). Тогда из примера 3 берем $I_K = 1,03 \text{ мA}$.

Вычисляем крутизну по выражению (15):

$$S = \frac{I_K}{\varphi_T} = \frac{1,03 \text{ MA}}{25 \text{ MB}} = 40 \frac{\text{MA}}{\text{B}}.$$

Теперь можем вычислить Т1:

T1=10
$$\kappa$$
Om \cdot (5 \cdot 10⁻¹² +20 \cdot 10⁻¹² \cdot $\frac{5,1 \kappa$ Om +2,7 κ Om }{40 \cdot 5,1 \cdot 2,7 κ Om)=53 \cdot 10⁻⁹ c.

Откуда находим:

$$f_{B1} = \frac{\omega_{B1}}{2\pi} = \frac{1}{2\pi T_1} = \frac{1}{53 \cdot 10^{-9}} = 18.9 \text{ M}\Gamma\text{u}.$$

4-й каскад.

Передаточная функция каскада:

$$K_{u4}(\omega) = |K_u(j\omega)| = \frac{1}{\sqrt{1 + (\omega T_4)^2}};$$

$$T4 = r_{B \bowtie X3} \cdot \left(C_{k} + C_{3} \cdot \frac{R_{34} + R_{H}}{S \cdot R_{34} \cdot R_{H}} \right).$$

Вычисляем Т4:

$$T4 = 5,1 \, \kappa O_{M} \cdot (5 \cdot 10^{-12} + 20 \cdot 10^{-12} \cdot \frac{5,1 \, \kappa O_{M} + 10 \, \kappa O_{M}}{40 \cdot 5,1 \cdot 10 \, \kappa O_{M}}) = 26 \cdot 10^{-9} \ c.$$

Откуда находим:

$$f_{B4} = \frac{\omega_{B4}}{2\pi} = \frac{1}{2\pi T^4} = \frac{1}{26 \cdot 10^{-9}} = 38,5 \text{ M}\Gamma\text{u}.$$

Для определения полосы пропускания берем наименьшую верхнюю частоту из рассчитанных. Это будет верхняя частота третьего каскада. Тогда получаем ответ: полоса пропускания усилителя (0... 1,6 МГц).

7 Задание

Сигнал с амплитудой u_C от источника с внутренним сопротивлением R_2 должен быть усилен до амплитуды u_H и подан на нагрузку сопротивлением R_H . Требуется обеспечить неискаженное прохождение сигнала с нижней частотой f_H и коэффициентом нелинейных искажений k. Построить амплитудно-частотную характеристику схемы (или ее отдельных каскадов в случае многокаскадного усилителя) и вычислить полосу пропускания схемы. Схема питается напряжением E. Рабочий диапазон температур -40 0 C ... +70 0 C.

Табл. 1. Варианты заданий и исходные данные

№ вар.	$u_{\mathcal{C}}$, мВ	<i>R</i> ₂ , кОм	u_H , мВ	$R_{\mathcal{H}}$, кОм	$f_{\mathcal{H}},$ Гц	K , не более	<i>E</i> , B	Тип транзистора
1	25	15	500	> 5	30	0,01	12	КТ312Б
2	40	37	800	> 10	50	0,01	12	KT342A
3	40	< 5	400	> 10	50	0,01	15	KT373A
4	20	< 5	400	> 5	50	0,01	12	КТ315Б
5	50	36	1000	> 7	40	0,01	12	КТ301Ж
6	25	38	500	> 5	30	0,01	15	КТ375Б
7	40	47	800	> 5	40	0,01	12	KT3102A
8	40	< 5	800	> 3	60	0,01	12	КТ630Б
9	20	< 5	600	> 5	30	0,01	15	КТ315Ж
10	40	310	400	> 5	20	0,01	15	КТ373Б
11	20	< 10	200	> 10	30	0,01	15	KT301E
12	20	< 5	300	> 6	15	0,01	12	КТ342Б
13	30	15	600	> 10	20	0,01	15	КТ369Б
14	25	46	500	> 3	10	0,01	15	КТ3102Б
15	15	13	450	> 8	20	0,01	12	КТ630Д
16	20	510	600	> 10	50	0,01	15	KT358B
17	35	310	700	> 10	20	0,01	15	КТ373В
18	50	< 3	1000	> 8	20	0,01	12	KT630E
19	50	< 5	500	> 5	70	0,01	12	КТ3102Г
20	20	28	400	> 7	50	0,01	12	KT342B
21	35	310	700	> 5	30	0,01	15	КТ315Г
22	25	< 3	500	> 3	20	0,01	12	KT630A
23	30	< 5	450	> 5	30	0,01	15	КТ373Г
24	20	310	600	> 5	50	0,01	12	КТ369Г
25	30	< 3	600	> 7	40	0,01	15	KT317B-1

Оглавление

8 Контрольные вопросы

- 1. Дайте определение биполярного транзистора. Какие бывают типы биполярных транзисторов. Нарисуйте условное графическое обозначение биполярного транзистора.
- 2. Укажите, какие токи, и в каком направлении они протекают через биполярный транзистор в активном режиме. Как они взаимосвязаны?
- 3. Укажите отсчет напряжений, действующих между выводами биполярного транзистора. Как они взаимосвязаны?
 - 4. Дайте определение статического режима работы биполярного транзистора.
 - 5. Какой упрощенной моделью можно описать поведение p-n перехода?
- 6. Расскажите, как происходит управление работой биполярного транзистора. Как при этом ведут себя p-n переходы?
 - 7. Как связаны между собой ток коллектора и ток базы?
- 8. В каком состоянии должен находиться биполярный транзистор, чтобы его выходное напряжение (напряжение коллектор-эмиттер) зависело от напряжения управления?
- 9. Докажите, что при активном состоянии транзистора можно принять ток коллектора равным току эмиттера.
 - 10. Дайте определение рабочей точки биполярного транзистора.
- 11. Расскажите, как строится малосигнальная модель биполярного транзистора. Нарисуйте низкочастотную эквивалентную схему биполярного транзистора.
- 12. Какие параметры имеет малосигнальная модель биполярного транзистора. Приведите для них расчетные выражения и характерные значения.
- 13. Какие емкости присутствуют в биполярном транзисторе. Нарисуйте высокочастотную эквивалентную схему биполярного транзистора.
- 14. Расскажите, по каким принципам составляются эквивалентные схемы транзисторных каскадов.
- 15. Какие параметры принято определять для транзисторных каскадов? Как они используются на практике?
 - 16. Нарисуйте типовую схему с общим эмиттером. Какое она имеет назначение?
- 17. Расскажите назначение отрицательной обратной связи по току в схеме с общим эмиттером.

- 18. В чем суть эмиттерной стабилизации при установке рабочей точки в схеме с общим эмиттером?
- 19. Нарисуйте типовую схему с общим коллектором. Какое она имеет назначение?
- 20. Как влияют внутреннее сопротивление источника сигнала и сопротивление нагрузки на усилительные свойства транзисторных каскадов?
- 21. Каким требованиям должны соответствовать входное и выходное сопротивление усилителя? Какая схема соответствует этим требованиям?
- 22. Расскажите, по каким принципам рассчитывается многокаскадный усилитель.
- 23. Какое назначение имеют разделительные конденсаторы? Расскажите, как вычисляется их номинал.
- 24. Нарисуйте качественный вид амплитудно-частотной характеристики усилительного каскада. Как определить полосу пропускания усилительного каскада?
 - 25. Укажите суть эффекта Миллера.

9 Литература

- 1. Титце, У., Шенк, К. Полупроводниковая схемотехника, 12-е изд. в 2 т.: пер. с нем. М.: Додэка-XXI, 2008. 832 с, 942 с.
- 2. Хоровиц, П., Хилл, У. Искусство схемотехники, 5-е изд., перераб. М.: Мир, 1998.-704 с.
- 3. Титце, У., Шенк, К. Полупроводниковая схемотехника: справочное руководство. Пер. с нем. М.: Мир, 1982. 512 с.
- 4. Полупроводниковые приборы: транзисторы. Справочник. Под общей редакцией Н. Н. Горюнова, 2-е изд., перераб. М.: Энергоатомиздат, 1985. 904 с.
- 5. Гендин, Г.С. Все о резисторах. Справочник. М.: Горячая линия Телеком, 1999.-192 с.
- 6. Аксенов, А. И., Нефедов, А.В. Элементы схем бытовой радиоаппаратуры. Конденсаторы. Резисторы: Справочник. — М.: Радио и связь, 1995. — 272 с.

Заключение

В методических указаниях рассмотрен способ выбора схемы и расчета усилителя низкой частоты по заданным исходным данным. Для качественного построения усилителя даны применяющиеся на практике схемотехнические конфигурации усилительных каскадов и математический аппарат для расчета их параметров.

При построении усилителя основной упор сделан на повторяемость его параметров от экземпляра к экземпляру и слабую зависимость от внешних факторов и разброса параметров его основы – биполярного транзистора. Для достижения поставленной цели очень часто применялся прием: значение одной величины выбиралось много больше значения другой (на практике, как правило, достаточно, чтобы две величины различались хотя бы на порядок). Такой подход часто помогает упростить расчетные формулы, не внося в конечный результат серьезных погрешностей. Кроме того, данный подход очень часто помогал нивелировать влияние нестабильного параметра на результат вычислений. Например, возьмем параллельное соединение двух сопротивлений. Пусть одно сопротивление слабо зависит от температуры, а другое сильно. Следовательно, общее сопротивление такой цепи будет также зависеть от температуры. Пусть мы знаем, что при любых условиях номинал сопротивления. Тогда общее сопротивление цепи будет практически равным маленькому сопротивлению, а, следовательно, будет слабо зависеть от температуры.

Другим, также немаловажным подходом, часто применяемым на практике, является нахождение гарантированных границ изменения какой-либо величины или параметра. В зависимости от условий и практического назначения искомой величины обычно находят гарантированную нижнюю или верхнюю границу ее значения. Такой подход применялся в примере 3 при нахождении входного и выходного сопротивления схемы с общим коллектором.

Естественно, приведенная методика расчета не претендует на абсолютную полноту. При расчетах не учитывался допуск на номиналы пассивных элементов, их зависимость от температуры. Также не рассматривалось поведение усилителя при емкостной нагрузке на выходе и многое другое. Эти и многие другие вопросы являются основой для дальнейшего, более углубленного изучения данной тематики.

Приложение 1

Для постоянных резисторов и конденсаторов установлены стандартные ряды номинальных значений: E6, E12, E24, E48, E96, E192. Число после Е указывает количество значений для десятичного порядка.

Табл. П.1. Наиболее распространенные ряды сопротивлений и емкостей.

E6	E12	E24
1,0	1,0	1,0
		1,1
	1,2	1,2
		1,3
1,5	1,5	1,5
		1,6
	1,8	1,8
		2,0
2,2	2,2	2,2
		2,4
	2,7	2,7
		3,0
3,3	3,3	3,3
		3,6
	3,9	3,9
		4,3
4,7	4,7	4,7
		5,1
	5,6	5,6
		6,2
6,8	6,8	6,8
		7,5
	8,2	8,2
		9,1

Номинал элемента образуется умножением числа, приведенного в таблице ряда, на 10n, где n – целое число.

Пример П1

Возьмем число 2,0. При n=0 получаем номинал 2 Ом; при n=1 получаем номинал 20 Ом; при n=3 получаем номинал 2 кОм и т.д.

Современная промышленность выпускает сопротивления номиналами от 0,001 Ом до 100 МОм.

Основные характеристики резисторов:

Оглавление

- допуск номинала: 20 %, 10 %, 5 %, и т. д. вплоть до 0,01 %;
- номинальная рассеиваемая мощность: 0.01, 0.025, 0.05, 0.062, 0.125, 0.5, 1 и более, Ватт;
 - рабочее напряжение: зависит от марки резистора;
 - максимально допустимое напряжение: зависит от марки резистора;
 - диапазон рабочих температур: зависит от марки резистора;
- температурный коэффициент сопротивления (ТКС): измеряется в ppm/ $^{\circ}$ C (одна миллионная часть). 1 ppm/ $^{\circ}$ C = 10-6 1/ $^{\circ}$ C.

Зависимость сопротивления от температуры практически линейная и выражается законом:

$$R=R_0(1+ppm\cdot(t-t_0)) \tag{\Pi.1}$$

где R_0 – сопротивление при температуре t_0 . Обычно t_0 =0 °C. У современных резисторов ТКС может быть меньше 100 ppm.

Например, резистор с ТКС, равным 100 ppm, при изменении температуры на 100 градусов даст изменение номинала всего 1%.

Современная промышленность выпускает конденсаторы номиналами: от $0,5\,$ пФ до $9100\,$ пФ и от $0,01\,$ мкФ до нескольких десятков тысяч мкФ.

Пример П2

Возьмем число 2,0. Для емкостей получение номиналов выглядит немного иначе. В промышленности принято емкости измерять в двух диапазонах (см. выше), тогда для n=0 получим 2 пФ или 2 мкФ; n=1 получим 20 пФ или 20 мкФ и т.д.

Основные характеристики конденсаторов:

- допуск номинала: большой разброс, зависит от типа конденсатора;
- рабочее напряжение: зависит от марки конденсатора;
- диапазон рабочих температур: зависит от марки конденсатора;
- температурный коэффициент емкости (ТКС): измеряется в ppm/°C.

Зависимость емкости от температуры выражается также формулой (П1), только вместо сопротивления нужно подставить емкость.

Подробно конденсаторы и резисторы описаны в [5, 6].